

納入仕様書

(Rev 1.00)

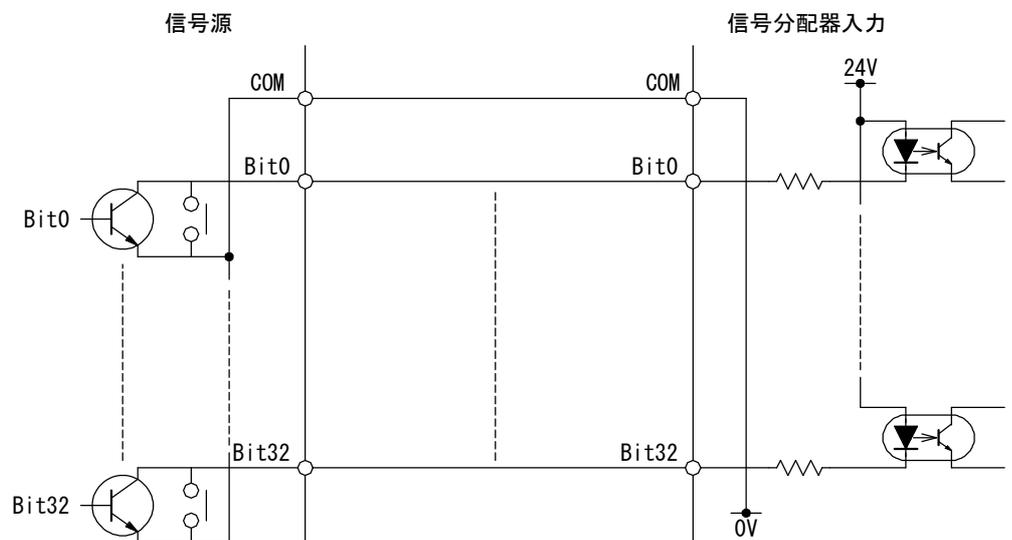
32ビット信号分配器 (型式：DDUA-□□□□□)

1. 概要

本器は外部より32ビットの信号を受け、その信号を2～3系統に絶縁分配し出力する装置です。出力信号は3種類の形態(トランジスタ出力/フォトモスリレー/リードリレー)の自由な組み合わせが可能です。

2. 一般仕様

- | | | |
|-----|--------------|--|
| 2-1 | 入力信号 | 無電圧a接点またはNPN型トランジスタのオープンコレクタ接点「閉」又はトランジスタ「ON」でカウント |
| 2-2 | 入力点数 | 32点
接点「閉」又はトランジスタ「ON」で論理「1」 |
| 2-3 | 入力印可電圧電流 | DC24V/5mA以下 |
| 2-4 | 入力信号インターフェイス | |

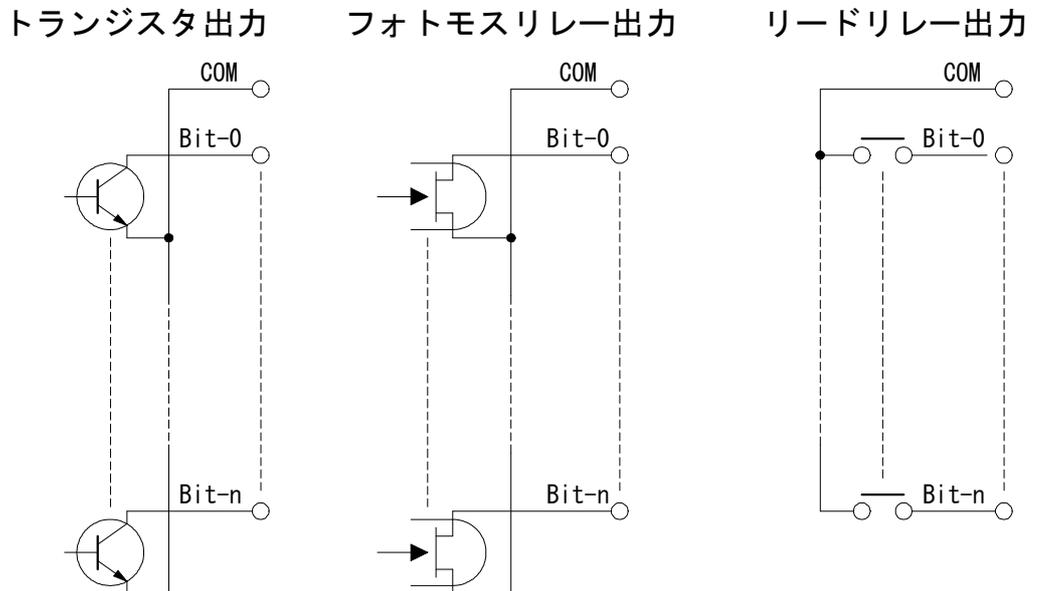


- | | | |
|-----|---------------------|---|
| 2-5 | 出力点数 | 32ビット×2点又は3点 (出力信号形態の組み合わせは任意) |
| 2-6 | 出力信号形態
(仕様により選択) | <p>T) トランジスタ出力(有極性)
DC40V/0.15A 抵抗負荷
ON時残留電圧1V以下/負荷電流0.15A時
注：誘導性負荷は適切なサージ対策が必要です。</p> <p>P) フォトモスリレー(無極性)
DC400V, AC250V/0.1A 抵抗負荷時
ON時残留抵抗16Ω以下/最大負荷電流0.1A
注：誘導性負荷は適切なサージ対策が必要です。</p> |

R) リードリレー(無極性)

AC 60V, DC 100V, 0.5A 10VA最大 抵抗負荷時
 接点抵抗 0.2Ω以下
 接点寿命約1億回(条件による)
 注: 誘導性負荷は適切なサージ対策が必要です。

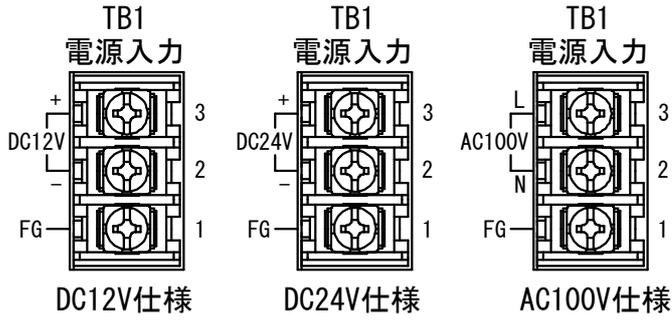
2-7 出カインターフェイス



2-8	入出力遅延時間	最大5mS
2-9	供給電源	AC 100V±10V(AC 100V電源仕様) DC 12V±2V(DC 12V電源仕様) DC 24V±4V(DC 24V電源仕様)
2-10	消費電力	30VA/max (AC電源仕様) 24W/max (DC電源仕様)
2-11	絶縁抵抗	DC 500V/20MΩ以上 電源端子一括 対 FG間
2-12	絶縁耐圧	AC 1500/1分間 電源端子一括 対 FG間
2-13	使用温度範囲	-10~+45°C
2-14	使用湿度範囲	10~90% RH(結露無き事)
2-15	外観構造	壁掛け式 オプション対応でDINレール取付可能
2-16	重量	約1.5Kg以下
2-17	塗装色	マンセル5Y7/1半艶

3. 接続端子表

端子台接続



M3 ネジ端子

信号入出力 (IN/OUT)

No.	内容	
1	COM	
2	Bit1	
3	Bit2	
4	Bit3	
5	Bit4	
6	Bit5	
7	Bit6	
8	Bit7	
9	Bit8	
10	COM	
11	Bit9	
12	Bit10	
13	Bit11	
14	Bit12	
15	Bit13	
16	Bit14	
17	Bit15	
18	Bit16	
19	COM	
20	Bit17	
21	Bit18	
22	Bit19	
23	Bit20	
24	Bit21	
25	Bit22	
26	Bit23	
27	Bit24	
28	COM	
29	Bit25	
30	Bit26	
31	Bit27	
32	Bit28	
33	Bit29	
34	Bit30	
35	Bit31	
36	Bit32	

COMは内部で共通接続

DDK : 57-40360 相当品 (本体側)

DDK : 57-30360 (ケーブル側)

